

5.00 crédits	30.0 h + 30.0 h	Q1
--------------	-----------------	----

Enseignants	Legat Jean-Didier ;
Langue d'enseignement	Anglais > Facilités pour suivre le cours en français
Lieu du cours	Louvain-la-Neuve
Thèmes abordés	Circuits logiques combinatoires et séquentiels. Blocs logiques (ALU, registres, ...). Langage de conception et de simulation à haut niveau Verilog. Microarchitecture d'un processeur RISC 32-bit (microarchitecture à un cycle, à multicycle et à pipeline). Architecture d'un microcontrôleur et des principaux périphériques.
Acquis d'apprentissage	

Programmes / formations proposant cette unité d'enseignement (UE)				
Intitulé du programme	Sigle	Crédits	Prérequis	Acquis d'apprentissage
Master [120] : ingénieur civil biomédical	GBIO2M	5		
Master [120] : ingénieur civil électricien	ELEC2M	5		
Master [120] : ingénieur civil en informatique	INFO2M	5		
Master [120] : ingénieur civil électromécanicien	ELME2M	5		